

山东大学 高性能射电接收机系列产品

1. 多通道高动态同步实时预处理接收机 (多通道同步处理)

- 基本架构: Xilinx V7 系列 FPGA , 14bit 500Msps*6ch ADCs
- 直采频段: <0.5G 带宽: 250 MHz
- SFDR: >65dB 噪声密度 : -153 dBFS/Hz
- 频率分辨率: 优于 16kHz, 时间分辨率: 优于 1ms



2. 大带宽高性能同步接收机 (jun 用品质, 三防保证)

- 基本架构: Xilinx K7 系列 FPGA, 1.25Gsps 14Bit*2ch ADCs
- 直采频段: <1.5G 带宽: 625 MHz
- SFDR : >70dB 噪声密度 : -152.6 dBFS/Hz
- 频率分辨率: 优于 100kHz, 时间分辨率: 优于 1ms 数据接口 1000M 以太网



3. 基于 SDR 技术的便携式测试、教学用接收机

- 基本架构: FPGA+ADC+前端模拟调理 (76 dB 增益)
- 直采频段: 70MHz--6GHz 带宽: 200kHz~56MHz
- 时频分辨: 全频带 0.5s (单段 10ms), ~10 kHz 数据接口: USB
- 动态范围: 50dB 低噪声密度
- 采用 labview 平台

